

C/C++

Análise do código-fonte
(Detecção de loops,
parâmetros de funções, etc.)

Definição da macroarquitetura
(Frequência de clock, tipo de reset
tecnologia subjacente)

Definição da microarquitetura
(Protocolos de E/S, mapeamento
de arrays para RAM/ROM)

Escalonamento
(Paralelização/fusão de loops,
criação de pipelines)

Geração de RTL
(Geração de código VHDL/Verilog
ou netlists para síntese)

VHDL/Verilog